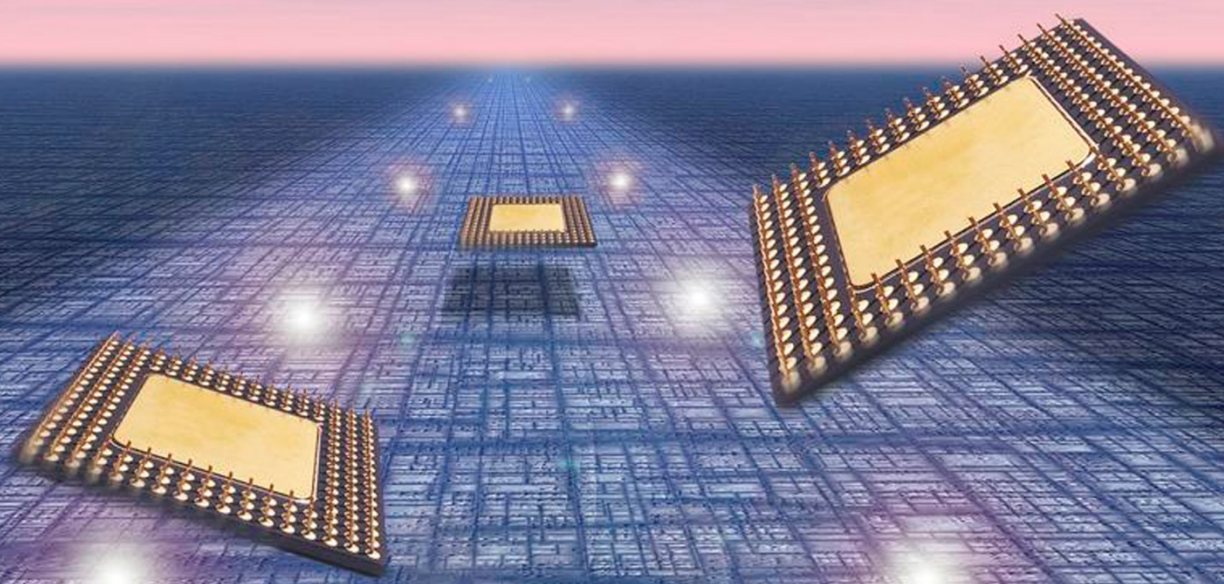




АКЦИОНЕРНОЕ ОБЩЕСТВО
«ЦЕНТРАЛЬНОЕ КОНСТРУКТОРСКОЕ БЮРО
«ДЕЙТОН»

Бюллетень

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ НОВЫЕ РАЗРАБОТКИ



Москва
2022

Раздел 1 Микропроцессорные схемы

Шифр темы и присвоенное условное обозначение	Функциональное назначение и основные характеристики (вид приемки)	Ток потребления	Корпус
Разработчик		Тактовая частота	Прототип
«xxxxxx» xxxxxxxxxxxxx	<p>Радиационно-стойкий управляющий процессор бортовых вычислительных комплексов (Вид приемки – 5)</p> <p>Состав изделия:</p> <ul style="list-style-type: none"> – процессорное ядро с суперскалярной архитектурой – 1 шт.; – RISC-ядро для управления встроенными контроллерами интерфейсов; – интерфейс с внешней памятью – 1 шт.; – ПЗУ начальной загрузки; – внутреннее статическое ОЗУ; – блок аппаратной регенерации внутреннего статического ОЗУ; – контроллер прерываний – 1 шт.; – контроллер прямого доступа в память – 2 шт.; – коммуникационный порт для обмена данными с нейропроцессором архитектуры NeuroMatrix – 2 шт.; – интерфейс UART – 2 шт.; – интерфейс SpaceWire – 4 шт.; – интерфейс Ethernet – 2 шт.; – интерфейс SPI – 2 шт.; – интерфейс МКИО – 4 шт.; – интерфейс программируемых портов ввода-вывода GPIO – 2 шт.; – интерфейс JTAG – 1 шт. 	–	8 тип
«xxxxxxxxx», г. Москва		200 МГц	–